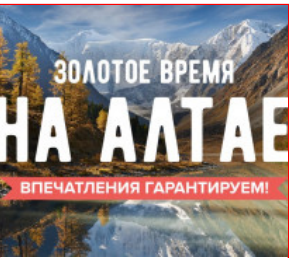


Фьюзы в PONYPROG



22 минуты назад  
 заявление Путина шокировало! Теперь с 25 июля

Читать далее



Золотой Горный Алтай ждет тебя! Бронируйте заранее. Мест мало!

Читать далее



Путин принял быстрое решение для граждан от 60 лет

Читать далее



Как при... мусульм хиджаба

Программирование фьюз-битов отдельная головная боль у тех, кто осваивает программирование микроконтроллеров.  
 Решил выложить скриншоты, установленных в PonyProg 2000, фьюзов. Наверняка кому-нибудь пригодится, ибо сам сначала путался и убил пару камней.

АВТОРИЗАЦИЯ

Логин:   
 Пароль:   
☒ запомнить   
 Забыл пароль | Регистрация

РУБРИКИ

- ПРОЕКТЫ [46]
- КАК ПОДКЛЮЧИТЬ [32]
- ИНСТРУМЕНТЫ [3]
- ПОЛЕЗНАЯ ИНФОРМАЦИЯ [18]
- ОБЪЯВЛЕНИЯ [3]

МЕТКИ

Ponyprog Fuse I2C дешифратор  
**Atmega8** вольтметр ЖКИ  
 датчик шаговый двигатель RC5 TSOP  
 Алгоритм программатор Nokia2100  
 PCD8544 PCF8812 Siemens A55 USBasp  
 Timer1 PWM Timer0 **Atmega32**  
 меню uart Логика 74HC595  
 модуль SENSOR touchscreen  
 eeprom 1-Wire дальномер HC-SR04  
 индикатор SHT21  
 измерения arduino uno python  
 avr Powerdown согласование уровней  
 Arduino IDE Futaba S3003 Servo двигатель АЦП  
**дисплей** attiny26 DS18xx Li-ion  
 TP4056 SPI AD9851 dds барометр  
 IRF9540 генератор **SIM900D** 18b20  
 3d принтер bootloader Фьюзы  
 dht11 **NOKIA3310** DS18B20  
 MAX7456 ATiny13 CTC-5 LM3914 MQ-4 GPS  
 EB-500 **исходники** PureBasic  
 микроконтроллер схема usb **BMP085**  
**DS1307** датчик влажности Idle  
 dimmer **bascom-avr**  
**ATtiny2313** MAX7221  
 NRF24L01 HMC5883L  
 энергосбережение AVR-DOS iL9325  
 S6D1121 WTV020 контроллер  
 акселерометр Калман pic MLX90614  
 Miniterminal радиопередача  
 atmega64 схемы

**Configuration and Security bits**

☐ 7 ☐ 6 ☐ 5 ☐ 4 ☐ 3 ☐ 2 ☐ Lock2 ☐ Lock1

☐ 7 ☐ 6 ☐ 5 ☐ 4 ☐ 3 ☐ 2 ☐ 1 ☐ SPMEN

☐ DWEN ☐ EESAVE ☒ SPIEN ☐ WDTON ☐ BODLEVEL2 ☐ BODLEVEL1 ☐ BODLEVEL0 ☐ RSTDISBL

☒ CKDIV8 ☐ CKOUT ☐ SUT1 ☒ SUT0 ☒ CKSEL3 ☐ CKSEL2 ☒ CKSEL1 ☒ CKSEL0

☒ Checked items means programmed [bit = 0] ☐ UnChecked items means unprogrammed [bit = 1]

Refer to device datasheet, please

Внутренний источник тактирования 4 MHz

**Configuration and Security bits**

☐ 7 ☐ 6 ☐ 5 ☐ 4 ☐ 3 ☐ 2 ☐ Lock2 ☐ Lock1

☐ 7 ☐ 6 ☐ 5 ☐ 4 ☐ 3 ☐ 2 ☐ 1 ☐ SPMEN

☐ DWEN ☐ EESAVE ☒ SPIEN ☐ WDTON ☐ BODLEVEL2 ☐ BODLEVEL1 ☐ BODLEVEL0 ☐ RSTDISBL

☐ CKDIV8 ☐ CKOUT ☒ SUT1 ☒ SUT0 ☒ CKSEL3 ☒ CKSEL2 ☐ CKSEL1 ☐ CKSEL0

☒ Checked items means programmed [bit = 0] ☐ UnChecked items means unprogrammed [bit = 1]

Refer to device datasheet, please

Внешний кварц на 8 MHz

**Configuration and Security bits**

☐ 7 ☐ 6 ☐ 5 ☐ 4 ☐ 3 ☐ 2 ☐ Lock2 ☐ Lock1

☐ 7 ☐ 6 ☐ 5 ☐ 4 ☐ 3 ☐ 2 ☐ 1 ☐ SPMEN

☐ DWEN ☐ EESAVE ☒ SPIEN ☐ WDTON ☐ BODLEVEL2 ☐ BODLEVEL1 ☐ BODLEVEL0 ☐ RSTDISBL

☐ CKDIV8 ☐ CKOUT ☐ SUT1 ☐ SUT0 ☐ CKSEL3 ☐ CKSEL2 ☐ CKSEL1 ☐ CKSEL0

☒ Checked items means programmed [bit = 0] ☐ UnChecked items means unprogrammed [bit = 1]

Refer to device datasheet, please

**Установки фьюзов для МК семейства Мегa:**

Внутренний источник тактирования 1 MHz (заводская установка, для ATmega32, J-Tag включен)

**Configuration and Security bits**

☐ 7 ☐ 6 ☐ BootLock12 ☐ BootLock11 ☐ BootLock02 ☐ BootLock01 ☐ Lock2 ☐ Lock1

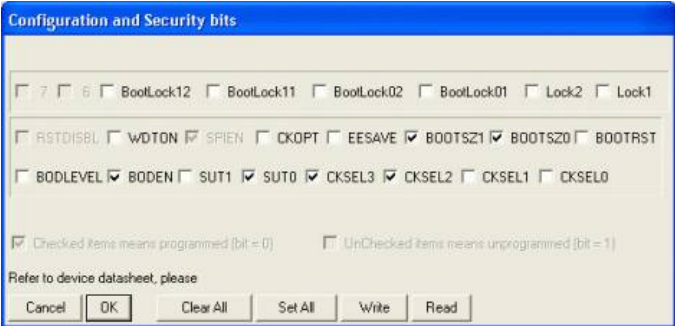
☐ OCDEN ☒ JTAGEN ☒ SPIEN ☐ CKOPT ☐ EESAVE ☒ BOOTSZ1 ☒ BOOTSZ0 ☐ BOOTRST

☐ BODLEVEL ☐ BODEN ☐ SUT1 ☒ SUT0 ☒ CKSEL3 ☒ CKSEL2 ☒ CKSEL1 ☐ CKSEL0

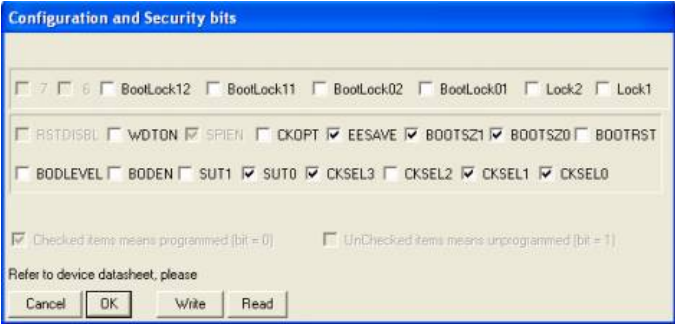
☒ Checked items means programmed [bit = 0] ☐ UnChecked items means unprogrammed [bit = 1]

Refer to device datasheet, please

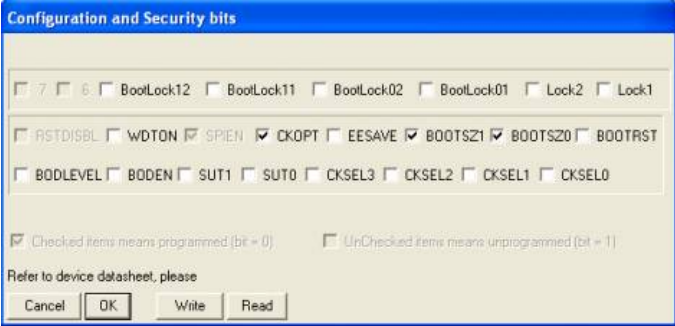
Внутренний источник тактирования 4 MHz




Внутренний источник тактирования 8 MHz



Внешний кварц на 16 MHz

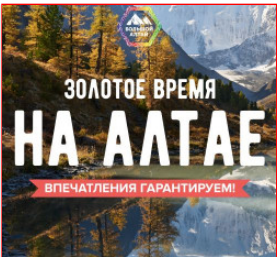


Ну и по аналогии уже можно выставить и на другую частоту, сверяясь с таблицей.



**22 минуты назад**  
заявление Путина шокировало! Теперь с 25 июля

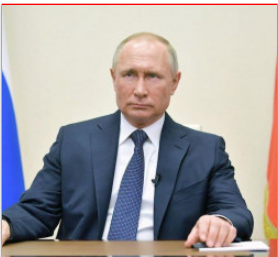
Читать далее



**ЗОЛОТОЕ ВРЕМЯ НА АЛТАЕ**  
ВПЕЧАТЛЕНИЯ ГАРАНТИРУЕМ!


Золотой Горный Алтай ждет тебя! Бронируйте заранее. Мест мало!

Читать далее



**Путин принял быстрое решение для граждан от 60 лет**

Читать далее



**Жириновски шокировал F**  
предсказани 2036 год

Чи

Большой выбор  
полег

AUTODRIVE.SPB.... Реклама Юр. инфо

Всего комментариев: 2

Порядок вывода комментариев: По умолчанию

0

2 exersize (14.10.2011 15:20) [Материал]

для atmega 8/16/32/64/128 это соответствует калиброванному внутреннему RC

Table 2. Device Clocking Options Select

Device Clocking Option	CKSEL3..0
External Crystal/Ceramic Resonator	1111 - 1010
External Low-frequency Crystal	1001
External RC Oscillator	1000 - 0101
Calibrated Internal RC Oscillator	0100 - 0001
External Clock	0000

и идет с этими настройками с завода.

качнул новый даташит на atmega 48/88, 0001 - reserved

посему с новыми камнями уже нужно быть внимательней и проверять по официальным докум

0

1 cooproom (14.10.2011 12:17) [Материал]

таблица неверная: CKSEL3-0 0001 - reserve, можете проверить

Добавлять комментарии могут только зарегистрированные пользователи.

[ Регистрация | Вход ]

AVRproject.ru - проекты на микроконтроллерах AVR.

Использование материалов сайта допускается только при использовании ссылки на AVRproject.ru © 2011-2022

реклама: This feature is for Premium users only!

